

**CỘNG HOÀ XÃ HỘI CHỦ NGHĨA VIỆT NAM**  
**Độc lập - Tự do - Hạnh phúc**

-----

**BẢN ĐĂNG KÝ XÉT CÔNG NHẬN ĐẠT TIÊU CHUẨN**  
**CHỨC DANH: Giáo sư**  
**Mã hồ sơ:.....**



(Nội dung đúng ở ô nào thì đánh dấu vào ô đó:  ; Nội dung không đúng thì để trống: )

Đối tượng đăng ký: Giảng viên ; Giảng viên thỉnh giảng

Ngành: Điện tử; Chuyên ngành: Kỹ thuật điện tử

**A. THÔNG TIN CÁ NHÂN**

1. Họ và tên người đăng ký: Trần Xuân Tú

2. Ngày tháng năm sinh: 19/09/1977; Nam ; Nữ ; Quốc tịch: Việt Nam;

Dân tộc: Kinh; Tôn giáo: Không

3. Đảng viên Đảng Cộng sản Việt Nam:

4. Quê quán: xã/phường, huyện/quận, tỉnh/thành phố: xã Nam Cường, huyện Nam Đàn, tỉnh Nghệ An.

5. Nơi đăng ký hộ khẩu thường trú (số nhà, phố, phường, quận, thành phố hoặc xã, huyện, tỉnh): số 43, ngõ 135 Núi Trúc, phường Kim Mã, quận Ba Đình, thành phố Hà Nội.

6. Địa chỉ liên hệ (ghi rõ, đầy đủ để liên hệ được qua Bưu điện): Viện Công nghệ Thông tin, Đại học Quốc gia Hà Nội – nhà E3, 144 đường Xuân Thủy, Cầu Giấy, Hà Nội.

Điện thoại nhà riêng: ; Điện thoại di động: 0904019977;

E-mail: tutx@vnu.edu.vn

7. Quá trình công tác (công việc, chức vụ, cơ quan):

Từ tháng, năm 12,1999 đến tháng, năm 05,2004: Giảng viên tại Khoa Công nghệ, Đại học Quốc gia Hà Nội.

Từ tháng, năm 05,2004 đến tháng, năm 02,2008: Giảng viên tại Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội.

Từ tháng, năm 03,2008 đến tháng, năm 03,2012: Giảng viên/Giảng viên chính, Trưởng nhóm nghiên cứu Thiết kế vi mạch tích hợp tại Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội.

Từ tháng, năm 04,2012 đến tháng, năm 05,2018: Giảng viên chính/Giảng viên cao cấp; Trưởng phòng Phòng Khoa học Công nghệ và Hợp tác Phát triển; Trưởng nhóm nghiên cứu Thiết kế vi mạch tích hợp tại Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội.

Từ tháng, năm 06,2018 đến tháng, năm 12,2020: Giảng viên cao cấp; Giám đốc Phòng thí nghiệm trọng điểm Hệ thống tích hợp thông minh; Trưởng phòng Phòng Khoa học Công nghệ và Hợp tác Phát triển; Đảng ủy viên Trường ĐH Công nghệ (2020). tại Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội.

Từ tháng, năm 12,2020 đến tháng, năm 06,2023: Bí thư, Viện trưởng, Giảng viên cao cấp tại Viện Công nghệ Thông tin, Đại học Quốc gia Hà Nội.

Chức vụ hiện nay: Bí thư, Viện trưởng, Giảng viên cao cấp; Chức vụ cao nhất đã qua: Viện trưởng Cơ quan công tác hiện nay: Viện Công nghệ Thông tin, Đại học Quốc gia Hà Nội.

Địa chỉ cơ quan: 144 Xuân Thủy, quận Cầu Giấy, thành phố Hà Nội.

Điện thoại cơ quan: 024 3754 7347

Thỉnh giảng tại cơ sở giáo dục đại học (nếu có):

8. Đã nghỉ hưu từ tháng ... năm ...

Nơi làm việc sau khi nghỉ hưu (nếu có):

Tên cơ sở giáo dục đại học nơi hợp đồng thỉnh giảng 3 năm cuối (tính đến thời điểm hết hạn nộp hồ sơ): Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội.

9. Trình độ đào tạo:

- Được cấp bằng ĐH [3] ngày 23 tháng 06 năm 1999, số văn bằng: 126111, ngành: Công nghệ Điện tử - Viễn thông, chuyên ngành: Điện tử và kỹ thuật máy tính

Nơi cấp bằng ĐH [3] (trường, nước): Trường Đại học Khoa học Tự nhiên, Đại học Quốc gia Hà Nội, Việt Nam.

- Được cấp bằng ThS [4] ngày 18 tháng 02 năm 2004, số văn bằng: QM 000103, ngành: Kỹ thuật vô tuyến điện tử và thông tin liên lạc, chuyên ngành: Điện tử

Nơi cấp bằng ThS [4] (trường, nước): Đại học Quốc gia Hà Nội, Việt Nam.

- Được cấp bằng TS [5] ngày 22 tháng 07 năm 2009, số văn bằng: INPGRE 7917591, ngành: Điện tử, chuyên ngành: Micro Nano Electronics

Nơi cấp bằng TS [5] (trường, nước): Đại học Bách khoa Quốc gia Grenoble, Cộng hòa Pháp.

10. Đã được bổ nhiệm/công nhận chức danh PGS ngày 10 tháng 11 năm 2011, ngành: Điện tử

11. Đăng ký xét đạt tiêu chuẩn chức danh Giáo sư tại HĐGS cơ sở: Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội

12. Đăng ký xét đạt tiêu chuẩn chức danh Giáo sư tại HĐGS ngành, liên ngành: Điện-Điện tử-Tự động hóa

13. Các hướng nghiên cứu chủ yếu:

- Hệ thống trên chip (System-on-Chip), Mạng trên chip (Network-on-Chip);

- Thiết kế kiểm tra (design-for-testability) và thích nghi lỗi (fault-tolerant design);
- Thiết kế công suất thấp (low-power techniques);
- Thiết kế phần cứng mạng internet vạn vật (IoT) và phần cứng bảo mật.

14. Kết quả đào tạo và nghiên cứu khoa học:

- Đã hướng dẫn (số lượng) 5 NCS bảo vệ thành công luận án TS;
- Đã hướng dẫn (số lượng) ... HVCH/CK2/BSNT bảo vệ thành công luận án ThS/CK2/BSNT (ứng viên chức danh GS không cần kê khai nội dung này);
- Đã hoàn thành đề tài NCKH từ cấp cơ sở trở lên: 3 cấp Nhà nước; 5 cấp Bộ;
- Đã công bố (số lượng) 99 bài báo khoa học, trong đó 21 bài báo khoa học trên tạp chí quốc tế có uy tín;
- Đã được cấp (số lượng) 2 bằng độc quyền sáng chế, giải pháp hữu ích;
- Số lượng sách đã xuất bản 4, trong đó 4 thuộc nhà xuất bản có uy tín;
- Số lượng tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu thể dục, thể thao đạt giải thưởng quốc gia, quốc tế: 0

15. Khen thưởng (các huân chương, huy chương, danh hiệu):

TT	Tên khen thưởng	Cấp khen thưởng	Năm khen thưởng
1	Bằng khen của Đại học Quốc gia Hà Nội (2022). Quyết định số 1075/QĐ- ĐHQGHN ngày 01/4/2022 của Giám đốc ĐHQGHN về việc tặng Bằng khen cho các cá nhân có nhiều thành tích đóng góp cho hoạt động của Câu lạc bộ Nhà khoa học ĐHQGHN giai đoạn 2019-2021.	Đại học Quốc gia Hà Nội.	2022
2	Bằng khen của Bộ Giáo dục và Đào tạo (2020). Quyết định số 551/QĐ- BGDDT ngày 28/2/2020 của Bộ trưởng Bộ Giáo dục và Đào tạo về việc tặng Bằng khen cho các cá nhân đã hoàn thành xuất sắc nhiệm vụ công tác từ năm học 2017-2018 đến năm học 2018-2019.	Bộ Giáo dục và Đào tạo.	2020
3	Bằng khen Đại học Quốc gia Hà Nội (2019). Quyết định số 3211/QĐ- ĐHQGHN ngày 11/10/2019 của Giám đốc Đại học Quốc gia Hà Nội về việc khen thưởng đạt thành tích xuất sắc trong năm học 2018-2019.	Đại học Quốc gia Hà Nội.	2019
4	Bằng khen của Hội Vô tuyến – Điện tử Việt Nam (2018). Quyết định số 75/QĐ-REV2018 của Chủ tịch Hội Vô tuyến – Điện tử Việt Nam ngày 20/11/2018 về việc khen thưởng “Có nhiều đóng góp	Hội Vô tuyến – Điện tử Việt Nam.	2018

	trong xây dựng và phát triển Hội Vô tuyến – Điện tử VN nhiệm kỳ 2014-2018		
5	Kỷ niệm chương Vì sự nghiệp phát triển Đại học Quốc gia Hà Nội (2018). Quyết định số 3962/QĐ- ĐHQGHN ngày 16/11/2018 của Giám đốc ĐHQGHN về việc tặng Kỷ niệm chương Vì sự nghiệp phát triển ĐHQGHN.	Đại học Quốc gia Hà Nội.	2018
6	Kỷ niệm chương VÌ THẾ HỆ TRẺ (2016). Quyết định số 176 QĐ/TWĐTN ngày 18/3/2016 của Bí thư thứ nhất Trung ương Đoàn TNCS Hồ Chí Minh.	Trung ương Đoàn TNCS Hồ Chí Minh.	2016
7	Bằng khen Đại học Quốc gia Hà Nội (2015). Quyết định số 4939/QĐ- ĐHQGHN ngày 14/12/2015 của Giám đốc Đại học Quốc gia Hà Nội về: Có thành tích xuất sắc trong nghiên cứu khoa học và công nghệ năm 2015.	Đại học Quốc gia Hà Nội.	2015
8	Bằng khen Đại học Quốc gia Hà Nội (2015). Quyết định số 2381/QĐ- ĐHQGHN ngày 1/7/2015 của Giám đốc Đại học Quốc gia Hà Nội về: Đã có thành tích xuất sắc trong phong trào thi đua yêu nước giai đoạn 2010- 2015.	Đại học Quốc gia Hà Nội.	2015
9	Giải thưởng Khoa học và Công nghệ Đại học Quốc gia Hà Nội giai đoạn 2010-2015. Quyết định số 1053/QĐ- ĐHQGHN ngày 19/4/2016 của Giám đốc Đại học Quốc gia Hà Nội.	Đại học Quốc gia Hà Nội.	2016
10	Giải thưởng Nhân tài Đất Việt năm 2015 trong lĩnh vực Công nghệ Thông tin (Giải Nhi). Quyết định số 10/BTC ngày 20/11/2015.	Bộ Thông tin và Truyền thông	2015
11	Bằng khen Bộ Khoa học và Công nghệ (2014). Quyết định số 2749/QĐ- BKHCN ngày 13/10/2014 của Bộ trưởng Bộ Khoa học và Công nghệ: Đã có nhiều thành tích trong nghiên cứu, triển khai ứng dụng khoa học và công nghệ giai đoạn 2004-2014.	Bộ Khoa học và Công nghệ	2014
12	Bằng khen Đại học Quốc gia Hà Nội (2013) về Sản phẩm tiêu biểu tham gia triển lãm thương mại hoá sản phẩm KHCN. Quyết định số 4336/QĐ-ĐHQGHN ngày 28/11/2013 của Giám đốc Đại học Quốc gia Hà Nội.	Đại học Quốc gia Hà Nội.	2013
13	Bằng khen Đại học Quốc gia Hà Nội (2013). Quyết định số 2829/QĐ- CTHSSV ngày 20/08/2013 của Giám đốc Đại học Quốc gia Hà Nội về Thành tích xuất sắc năm học 2012- 2013.	Đại học Quốc gia Hà Nội.	2013

14	Bằng khen Trung ương Đoàn TNCS HCM (2012). Quyết định số 250/QĐ/TWĐTN ngày 20/04/2012 của Bí thư thứ nhất Trung ương Đoàn TNCS Hồ Chí Minh: “Là đảng viên trẻ xuất sắc tiêu biểu thành phố Hà Nội (100 đảng viên trẻ xuất sắc tiêu biểu Thủ đô)”.	Trung ương Đoàn TNCS Hồ Chí Minh.	2012
15	Bằng khen Trung Ương Đoàn Thanh niên Cộng sản Hồ Chí Minh (2002). Quyết định ngày 11/09/2002 của Bí thư thứ nhất Trung ương Đoàn TNCS Hồ Chí Minh: “Đã có thành tích xuất sắc trong công tác đoàn và phong trào thanh niên, 2001-2002”.	Trung ương Đoàn TNCS Hồ Chí Minh.	2002
16	Bằng khen Đoàn Thanh niên Cộng sản Hồ Chí Minh thành phố Hà Nội (2002). Quyết định số 278/QĐ- TNHN ngày 14/05/2002 của Bí thư Đoàn TNCS Hồ Chí Minh thành phố Hà Nội: Đã có thành tích trong công tác đoàn và phong trào sinh viên Đại học Quốc gia Hà Nội.	Đoàn TNCS Hồ Chí Minh thành phố Hà Nội.	2002

16. Kỷ luật (hình thức từ khiển trách trở lên, cấp ra quyết định, số quyết định và thời hạn hiệu lực của quyết định):

TT	Tên kỷ luật	Cấp ra quyết định	Số quyết định	Thời hạn hiệu lực
Không có				

## B. TỰ KHAI THEO TIÊU CHUẨN CHỨC DANH GIÁO SƯ/PHÓ GIÁO SƯ

1. Tự đánh giá về tiêu chuẩn và nhiệm vụ của nhà giáo:

Là một giảng viên thuộc biên chế Đại học Quốc gia Hà Nội từ năm 1999 đến nay, tôi nhận thấy mình luôn đáp ứng đầy đủ các tiêu chuẩn của một nhà giáo theo quy định của nhà nước. Cụ thể như sau:

**Về phẩm chất, đạo đức:** có phẩm chất đạo đức tốt, có lối sống lành mạnh, có lập trường, tư tưởng vững vàng, có lý lịch bản thân rõ ràng, là đảng viên Đảng Cộng sản Việt Nam từ năm 2003. Trong cuộc sống hằng ngày, tôi luôn giữ gìn và không ngừng trau dồi phẩm chất đạo đức, luôn có ý thức học hỏi, không ngừng học tập, thường xuyên cập nhật thông tin liên quan đến chuyên môn, nghiệp vụ.

**Về năng lực và nhiệm vụ chuyên môn:** được đào tạo bài bản, đạt trình độ quốc tế về chuyên môn và nghiệp vụ. Trong quá trình công tác, tôi đã không ngừng nỗ lực phấn đấu, thực hiện tốt các nhiệm vụ giảng dạy và nghiên cứu khoa học theo quy định của Bộ Giáo dục và Đào tạo, của Đại học Quốc gia Hà Nội, thể hiện ở các điểm sau: giảng dạy theo đúng mục tiêu, chương trình giáo dục; gương mẫu thực hiện nghĩa vụ công dân, chấp hành các quy định của pháp luật và quy chế của nhà trường; giữ gìn phẩm chất, uy tín và danh dự của nhà giáo; tôn trọng và đối xử công bằng với

người học; bảo vệ các quyền lợi chính đáng của người học; không ngừng học tập, rèn luyện để nâng cao phẩm chất đạo đức, trình độ chuyên môn, nghiệp vụ, nêu gương tốt cho người học; thực hiện tốt các nhiệm vụ khác theo quy định của pháp luật.

Bên cạnh đó, trong hơn 10 năm qua, cùng với đồng nghiệp, bản thân đã xây dựng và phát triển nhóm nghiên cứu mạnh, trở thành Phòng thí nghiệm trọng điểm Hệ thống tích hợp thông minh – một trong 7 phòng thí nghiệm trọng điểm cấp Đại học Quốc gia Hà Nội với gần 25 thành viên.

Cùng đồng nghiệp xây dựng và phát triển ngành đào tạo về Điện tử Viễn thông, đặc biệt tham gia xây dựng từ đầu ngành đào tạo về Kỹ thuật máy tính. Cá nhân và nhóm nghiên cứu đã được vinh dự được nhận:

- “Giải thưởng Nhân tài Đất Việt năm 2015”;

- “Giải thưởng Khoa học Công nghệ Đại học Quốc gia Hà Nội giai đoạn 2011-2015” (đây là giải thưởng khoa học công nghệ được trao cho các nhà khoa học, nhóm nghiên cứu với công trình xuất sắc trong 5 năm);

- “Giải thưởng Đối tác Đổi mới Sáng tạo Aus4Innovation 2019”;

Huấn luyện nhiều nhóm sinh viên tham gia và đoạt giải các cuộc thi sinh viên nghiên cứu khoa học cấp trường, cấp Đại học Quốc gia Hà Nội và các cuộc thi khoa học và công nghệ quốc tế như ARC design contest (Đài Loan), LSI design contest (Nhật Bản)...

Xuất bản 02 sách giáo trình, 01 sách chuyên khảo, 01 chương sách; 02 bằng độc quyền sáng chế/giải pháp hữu ích; công bố 99 công trình khoa học (trong đó, 76 công trình được đăng tải trên cơ sở dữ liệu Scopus:

<https://www.scopus.com/authid/detail.uri?authorId=16308138900>). Google Scholar H-index = 14; Google Scholar 10-index = 30; Scopus H-index = 11.

Tích cực tham gia các hoạt động nghề nghiệp, có uy tín trong cộng đồng khoa học trong và ngoài nước. Thành viên tích cực của các hiệp hội nghề nghiệp (REV, IEEE, IEICE), thành viên Senior Member của IEEE; tham gia tổ chức nhiều hội nghị, hội thảo khoa học quốc tế; tham gia thành viên ban biên tập và phản biện nhiều tạp chí quốc tế và trong nước.

Ngoài ra, cá nhân được đồng nghiệp và đơn vị tín nhiệm bầu chọn 7 lần “Chiến sĩ thi đua” của Trường Đại học Công nghệ và 1 lần “Chiến sĩ thi đua” cấp Đại học Quốc gia Hà Nội, được trao tặng nhiều bằng khen các cấp.

2. Thời gian, kết quả tham gia đào tạo, bồi dưỡng từ trình độ đại học trở lên:

- Tổng số năm thực hiện nhiệm vụ đào tạo: 18 năm 0 tháng

- Khai cụ thể ít nhất 06 năm học, trong đó có 03 năm học cuối liên tục tính đến ngày hết hạn nộp hồ sơ (ứng viên GS chỉ khai 3 năm cuối liên tục sau khi được công nhận PGS):

TT	Năm học	Số lượng NCS đã hướng dẫn		Số lượng ThS/CK2/BSNT đã hướng dẫn	Số đề án, khóa luận tốt nghiệp ĐH đã HD	Số giờ chuẩn gd trực tiếp trên lớp		Tổng số giờ chuẩn gd trực tiếp trên lớp/số giờ chuẩn gd quy đổi/số giờ chuẩn định mức (*)
		Chính	Phụ			ĐH	SDH	
1	2018-2019	3		1	4	150		150/455/80
2	2018-2019	3			4	106		106/368/68
3	2019-2020	4		1	4	95		95/334/68
03 năm học cuối								
4	2020-2021	4			4	135		135/264/54
5	2021-2022	3				82		82/157/54
6	2022-2023	4				142		142/238/54

(\*) - Trước ngày 25/3/2015, theo Quy định chế độ làm việc đối với giảng viên ban hành kèm theo Quyết định số 64/2008/QĐ-BGDĐT ngày 28/11/2008, được sửa đổi bổ sung bởi Thông tư số 36/2010/TT-BGDĐT ngày 15/12/2010 và Thông tư số 18/2012/TT-BGDĐT ngày 31/5/2012 của Bộ trưởng Bộ GD&ĐT.

- Từ 25/3/2015 đến nay, theo Quy định chế độ làm việc đối với giảng viên ban hành kèm theo Thông tư số 47/2014/TT-BGDĐT ngày 31/12/2014 của Bộ trưởng Bộ GD&ĐT.

- Từ ngày 11/9/2020 đến nay, theo Quy định chế độ làm việc của giảng viên cơ sở giáo dục đại học ban hành kèm theo Thông tư số 20/2020/TT-BGDĐT ngày 27/7/2020 của Bộ trưởng Bộ GD&ĐT; định mức giờ chuẩn giảng dạy theo quy định của thủ trưởng cơ sở giáo dục đại học, trong đó định mức của giảng viên thỉnh giảng được tính trên cơ sở định mức của giảng viên cơ hữu.

3. Ngoại ngữ

3.1. Ngoại ngữ thành thạo phục vụ chuyên môn: Tiếng Anh

a) Được đào tạo ở nước ngoài :

- Học ĐH ; Tại nước: ; Từ năm đến năm

- Bảo vệ luận văn ThS  hoặc luận án TS  hoặc TSKH ; Tại nước: Cộng hòa Pháp năm 2008

b) Được đào tạo ngoại ngữ trong nước :

- Trường ĐH cấp bằng tốt nghiệp ĐH ngoại ngữ: số bằng: ; năm cấp:

c) Giảng dạy bằng tiếng nước ngoài :

- Giảng dạy bằng ngoại ngữ: giảng dạy Chương trình đào tạo đại học ngành Điện tử - Viễn thông thuộc Nhiệm vụ chiến lược; giảng dạy Chương trình đào tạo thạc sỹ phối hợp Việt – Pháp ngành Thông tin, Hệ thống và Công nghệ thuộc khuôn khổ Dự án Trung tâm Đại học Pháp.

- Nơi giảng dạy (cơ sở đào tạo, nước): Trường Đại học Công nghệ và Trung tâm Đại học Pháp (PUF).

d) Đối tượng khác ; Diễn giải:

3.2. Tiếng Anh (văn bằng, chứng chỉ): Institutional TOEFL (610 điểm; năm 2002)

4. Hướng dẫn NCS, HVCH/CK2/BSNT đã được cấp bằng/có quyết định cấp bằng

TT	Họ tên NCS hoặc HVCH/CK2/BSNT	Đối tượng		Trách nhiệm hướng dẫn		Thời gian hướng dẫn từ ... đến ...	Cơ sở đào tạo	Ngày, tháng, năm được cấp bằng/có quyết định cấp bằng
		NCS	HVCH/CK2/BSNT	Chính	Phụ			
1	Lê Văn Thanh Vũ	X		X		10/2012 đến 11/2017	Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội.	22/06/2018
2	Phan Hải Phong	X		X		01/2013 đến 11/2018	Trường Đại học Công nghệ, Đại học Quốc gia Hà Nội	27/06/2019
3	Nguyễn Ngọc Mai	X		X		11/2011 đến 07/2015	Trường Đại học Công nghệ và Đại học Bách khoa Grenoble,	08/06/2016



							Cộng hòa Pháp.	
4	Bùi Duy Hiếu	X		X		12/2014 đến 01/2019	Trường Đại học Công nghệ và Đại học Bách khoa Grenoble, Cộng hòa Pháp.	19/12/2019
5	Trần Đình Lâm	X		X		06/2016 đến 04/2021	Viện Khoa học và Công nghệ Quân sự.	12/10/2021

**Ghi chú:** Ứng viên chức danh GS chỉ kê khai thông tin về hướng dẫn NCS.

5. Biên soạn sách phục vụ đào tạo đại học và sau đại học trở lên

TT	Tên sách	Loại sách (CK, GT, TK, HD)	Nhà xuất bản và năm xuất bản	Số tác giả	Chủ biên	Phần biên soạn (từ trang ... đến trang)	Xác nhận của cơ sở GDDH (Số văn bản xác nhận sử dụng sách)
Sau khi được công nhận PGS/TS							
1	<a href="#">Mang trên chip</a>	CK	Nhà xuất bản Đại học Quốc gia Hà Nội, ISBN: 978-604-9947-49-0, năm 2020	1	MM	(Toàn bộ sách)	Hợp đồng biên soạn SCK số 02/HĐ-KHCN&HTPT ngày 26/10/2017; QĐ Hội đồng cấp trường nghiệm thu SCK số 135/QĐ-KHCN&HTPT ngày 4/3/2020; Biên bản họp HĐ; Bản giải trình chỉnh sửa; Nghiệm thu và thanh lý; Giấy xác nhận sử

							dụng SCK ngày 25/06/2020.
2	<a href="#">Emerging Aspects in Electronics and Communication Engineering.</a>	GT	Nhà xuất bản Đại học Quốc gia Hà Nội, ISBN: 978-604-62-0984-3, năm 2013	5	CB	(73-134)	Kế hoạch công tác giáo trình (142/TB-ĐT ngày 26/11/2010 ); HĐ biên soạn số 16/HĐ-ĐHCN ngày 22/11/2010; QĐ Hội đồng nghiệm thu 1008/QĐ-ĐT ngày 30/11/2012; Biên bản họp HĐ; Thanh lý HĐ; Xác nhận sử dụng sách GT ngày 20/01/2020.
3	<a href="#">Điện tử số</a>	GT	Nhà xuất bản Đại học Quốc gia Hà Nội, ISBN: 978-604-342-581-9, năm 2023	2	CB	(1-142; 175-218; 262-290)	Kế hoạch biên soạn Sách GT cv.192/TB-ĐT ngày 4/6/2020; Hợp đồng biên soạn 50/HĐ-ĐT ngày 14/9/2020; Quyết định số 314/QĐ-ĐHCN thành lập Hội đồng nghiệm thu; Biên bản họp thẩm định; Bản giải trình chỉnh sửa; Thanh lý hợp đồng; Xác nhận sử dụng sách GT.

4	<a href="#">Advances in Engineering Research: Chapter 6. Low-Cost Inter-Prediction Architecture in H.264/AVC Encoders with an Efficient Data Reuse Strategy</a>	TK	Nova Science Publishers, năm 2020	4	CB	(Chapter 6. Low-Cost Inter-Prediction Architecture in H.264/AVC Encoders with an Efficient Data Reuse Strategy (29 trang))
---	---	----	-----------------------------------	---	----	--

Trong đó, số lượng (ghi rõ các số TT) sách chuyên khảo do nhà xuất bản có uy tín xuất bản và chương sách do nhà xuất bản có uy tín trên thế giới xuất bản, mà ứng viên là chủ biên sau PGS/TS: 0 ()

**Lưu ý:**

- Chỉ kê khai các sách được phép xuất bản (Giấy phép XB/Quyết định xuất bản/số xuất bản), nộp lưu chiểu, ISBN (nếu có).
- Các chữ viết tắt: CK: sách chuyên khảo; GT: sách giáo trình; TK: sách tham khảo; HD: sách hướng dẫn; phần ứng viên biên soạn cần ghi rõ từ trang.... đến trang..... (ví dụ: 17-56; 145-329).

**6. Thực hiện nhiệm vụ khoa học và công nghệ đã nghiệm thu**

TT	Tên nhiệm vụ khoa học và công nghệ (CT, ĐT...)	CN/PCN/TK	Mã số và cấp quản lý	Thời gian thực hiện	Thời gian nghiệm thu (ngày, tháng, năm) / Kết quả
Trước khi được công nhận PGS/TS					
1	ĐT: Thiết kế và mô hình hoá bộ định tuyến mạng dùng cho các kiến trúc truyền thông trên vi mạch.	CN	QC.08.18, cấp Bộ	01/06/2008 đến 30/06/2010	Biên bản nghiệm thu ngày 29/7/2010. Kết quả: Tốt
2	ĐT: Thiết kế và mô hình hoá bus tốc độ cao dùng cho các hệ thống trên chip.	CN	QC.09.15, cấp Bộ	01/07/2009 đến 31/12/2010	Biên bản nghiệm thu ngày

					20/01/2011. Kết quả: Tốt
3	ĐT: Thiết kế và thực hiện hệ thống trên một chip cho một số ứng dụng đo lường, điều khiển và giám sát môi trường qua mạng Ethernet.	TK	PUF.08.06, cấp Bộ	01/12/2008 đến 31/12/2010	Biên bản nghiệm thu ngày 13/6/2011. Kết quả: Tốt
Sau khi được công nhận PGS/TS					
4	ĐT: Giải pháp tái cấu hình trong thiết kế các kiến trúc mạng trên chip.	CN	102.01-2013.17, cấp Nhà nước	08/04/2014 đến 30/03/2018	Biên bản nghiệm thu và thanh lý ngày 4/2/2018; QĐ số 171/QĐ-HĐQL-NAFOSTED công nhận kết quả ngày 15/10/2018; Giấy chứng nhận đăng ký kết quả số 2018-53-862/KQNC. Kết quả: Đạt
5	Nghiên cứu, thiết kế và chế tạo vi mạch bảo mật dữ liệu ứng dụng trong IoT và phát triển thiết bị ứng dụng.	CN	KC.01.21/16-20, cấp Nhà nước	01/07/2019 đến 30/08/2021	Biên bản nghiệm thu ngày 18/12/2021 (theo Quyết định số 3216/QĐ-BKH-CN ngày 08/12/2021 của: Bộ trưởng Bộ Khoa học và

					Công nghệ); Giấy chứng nhận đăng ký kết quả số 2022-53- 0178/KQNC cấp ngày 15/02/2022. Kết quả: Đạt
6	ĐT: Phát triển bộ phát tín hiệu băng kép cho thiết bị IoT ứng dụng trong nông nghiệp.	CN	33/FIRST/1a/UET, cấp Nhà nước	01/08/2018 đến 30/09/2019	Biên bản nghiệm thu ngày 28/9/2019 và QĐ số 773/QĐ- BKHCN công nhận kết quả ngày 24/3/2020. Kết quả: Đạt
7	ĐT: Nghiên cứu, thiết kế và thực thi thử nghiệm bộ mã hoá tín hiệu video, ứng dụng trong các thiết bị đa phương tiện thế hệ mới.	CN	QGĐA.10.02, cấp Bộ	28/12/2010 đến 30/12/2013	Biên bản nghiệm thu ngày 20/3/2014. Kết quả: Tốt
8	ĐT: Nghiên cứu giải pháp giảm thiểu công suất tiêu thụ trong thiết kế hệ thống trên chip có độ tích hợp cao.	CN	QG.18.38, cấp Bộ	03/01/2018 đến 30/12/2020	Biên bản nghiệm thu và thanh lý hợp đồng ngày 11/01/2021; QĐ số 3845/QĐ- ĐHQGHN ngày 10/12/2020 về việc thành lập

						hội đồng nghiệm thu. Kết quả: Đạt
--	--	--	--	--	--	---

- Các chữ viết tắt: CT: Chương trình; ĐT: Đề tài; CN: Chủ nhiệm; PCN: Phó chủ nhiệm; TK: Thư ký.

7. Kết quả nghiên cứu khoa học và công nghệ đã công bố (bài báo khoa học, báo cáo khoa học, sáng chế/giải pháp hữu ích, giải thưởng quốc gia/quốc tế):

7.1.a. Bài báo khoa học, báo cáo khoa học đã công bố

TT	Tên bài báo/báo cáo KH	Số tác giả	Là tác giả chính	Tên tạp chí hoặc kỷ yếu khoa học/ISSN hoặc ISBN	Loại Tạp chí quốc tế uy tín: ISI, Scopus (IF, Qi)	Số lần trích dẫn (không tính tự trích dẫn)	Tập, số, trang	Tháng, năm công bố
Trước khi được công nhận PGS/TS								
1	Control over the Power Lines.	2	Có	Proceedings of the Asian International Conference on Power System Protection, Nanjing, China.			578-581	10/2003
2	A DFT Architecture for Asynchronous Networks-on-Chip.	5	Có	Proceedings of the IEEE European Test Symposium (ETS), Southampton, United Kingdom. IEEEExplore. ISBN: 0-7695-2566-0. Scopus indexed.		29	219-224	05/2006
3	A Design-for-Test Implementation of an Asynchronous Network-on-Chip	5	Có	Proceedings of the ACM/IEEE International Symposium on Networks-on-Chips (NOCS), Newcastle upon Tyne, United		24	149-158	04/2008

	Architecture and its Associated Test Pattern Generation and Application. (Student Travel Grant Award).			Kingdom. IEEEExplore. ISBN: 978-0-7695-3098-7. Scopus indexed.				
4	Analysis and evaluation of traffic-performance in a backtracked routing network-on-chip	4	Không	Proceedings of the 2nd International Conference on Communications and Electronics (ICCE), Hoi An, Vietnam. IEEEExplore. ISBN: 978-1-4244-2425-2. Scopus indexed.			13-17	06/2008
5	An Asynchronous Low-Power Innovative Network-on-Chip including Design-for-Test capabilities	6	Không	Proceedings of the 2009 International Conference on Advanced Technologies for Communications (ATC), Hai Phong, Vietnam. IEEEExplore. ISBN: 978-1-4244-5139-5. Scopus indexed.		2	59-62	10/2009
6	Design-for-Test Approach of an Asynchronous Network-on-Chip Architecture and its Associated Test Pattern	5	Có	IET Journal on Computers and Digital Techniques. ISSN: 1751-8601.	ISI - SCIE IF: 0.857 (Q3)	28	3, 5, 487-500	09/2009

	Generation and Application. (Tác giả chính, first author).							
7	An Asynchronous Power Aware and Adaptive NoC Based Circuit.	11	Không	IEEE Journal of Solid-State Circuits (JSSC). ISSN: 0018-9200.	ISI - SCI <i>IF: 5.173 (Q1)</i>	157	44, 4, 1167-1177	04/2009
8	Design and Implementation of an AMBA AHB Compliant Bus Architecture on FPGA.	5	Có	Proceedings of the IEICE VLSI Design Technologies (VLD) conference, Okinawa, Japan. ISSN: 0913-5685.			169-174	03/2010
9	An Efficient Architecture Design for VGA Monitor Controller.	2	Có	Proceedings of the International Conference on Consumer Electronics, Communications and Networks (IEEE CECNet), Hubei, China. IEEExplore. ISBN: 978-1-61284-459-6. Scopus indexed.		13	3917-3921	04/2011
10	Cost-Efficient 130nm TSMC Forward Transform and Quantization for H.264/AVC Encoders.	2	Có	Proceedings of the IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (IEEE DDECS), Cottbus, Germany.		10	47-52	04/2011



				IEEEExplore. ISBN: 978-1-4244-9756-0. Scopus indexed.				
11	Multi-level Design Methodology using SystemC and VHDL for JPEG Encoder.	2	Có	Proceedings of the 2011 International Conference on Integrated Circuits and Devices in Vietnam (ICDV). ISBN: 978-4-88552-258-1.			33-37	08/2011
12	FPGA Implementation of a Low Latency and High Throughput Network-on-Chip Router Architecture.	3	Có	Proceedings of the 2011 International Conference on Integrated Circuits and Devices in Vietnam (ICDV), Hanoi, Vietnam. ISBN: 978-4-88552-258-1.		15	112-116	08/2011
13	CoMoSy: a Flexible System-on-Chip Platform for Embedded Applications.	2	Có	Journal of Research, Development, and Application on Information and Communication Theory. ISSN 1859-3534.		3	E-1, 4, 8, 2-11	06/2011
14	An Efficient Architecture of Forward Transforms and Quantization for H.264/AVC Codecs.	2	Có	REV Journal on Electronics and Communications (JEC). ISSN: 1859-387X.		10	1, 2, 122-129	06/2011
Sau khi được công nhận PGS/TS								

15	A Hardware Architecture for Intra Prediction in H.264/AVC Encoder.	5	Có	Proceedings of the 2012 IEICE International Conference on Integrated Circuits and Devices in Vietnam (ICDV), Danang, Vietnam. ISBN: 978-4-88552-264-2.		5	95-100	08/2012
16	A SystemC based Simulation Platform for Network-on-Chip Architectures.	3	Có	Proceedings of the 2012 IEICE International Conference on Integrated Circuits and Devices in Vietnam (ICDV), Danang, Vietnam. ISBN: 978-4-88552-264-2.		3	132-136	08/2012
17	Simulation and Performance Evaluation of a Network-on-Chip Architecture based on SystemC.	3	Có	Proceedings of the 5th International Conference on Advanced Technologies for Communications (ATC), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-4673-4350-3. Scopus indexed.		12	170-175	10/2012
18	An Efficient Context Adaptive Variable Length Coding Architecture for	4	Có	Proceedings of the 5th International Conference on Advanced Technologies for		18	158-164	10/2012

	H.264/AVC Video Encoders. (Best Student Paper Award).			Communications (ATC), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-4673-4350-3. Scopus indexed.				
19	Design and Implementation of a SoPC System for Speech Recognition.	4	Không	Multimedia and Ubiquitous Engineering. Lecture Notes in Electrical Engineering, vol 240. Springer, Dordrecht. ISBN: 978-94-007-6738-6. Scopus indexed.		2	240 1197-1203	05/2013
20	An Efficient Algorithm of Inter-Prediction Coding for H.264/AVC Encoders.	3	Không	Proceedings of the International Conference on Green and Human Information Technology (ICGHIT), Hanoi, Vietnam.		2	78-83	03/2013
21	Hardware Implementation for Entropy Coding and Byte Stream Packing Engine in H.264/AVC.	6	Có	Proceedings of the 2013 International Conference on Advanced Technologies for Communications (ATC), Ho Chi Minh city, Vietnam. IEEEExplore. ISBN: 978-1-4799-1086-1. Scopus indexed.		11	360-365	10/2013

22	An Efficient Video Coding Algorithm Targeting Low Bitrate Stationary Cameras.	3	Có	Proceedings of the 2013 IEICE International Conference on Integrated Circuits, Devices, and Verification (ICDV), Ho Chi Minh city, Vietnam. ISBN: 978-4-88552-282-6.			127-132	11/2013
23	A VLSI Implementation for Inter-Prediction Module in H.264/AVC Encoders.	3	Có	Proceedings of the 2013 IEICE International Conference on Integrated Circuits, Devices, and Verification (ICDV), Ho Chi Minh city, Vietnam. ISBN: 978-4-88552-282-6.		4	73-78	11/2013
24	High-Level Modeling of a Novel Reconfigurable Network-on-Chip Router.	3	Có	Proceedings of the NAFOSTED Conference on Information and Computer Science (NICS), Hanoi, Vietnam. ISBN: 978-604-67-0228-3.			221-232	03/2014
25	An Efficient Hardware Architecture for Inter-Prediction in H.264/AVC Encoders.	3	Có	Proceedings of the 17th IEEE Symposium on Design and Diagnostics of Electronic Circuits		4	294-297	04/2014

				and Systems (IEEE DDECS), Warsaw, Poland. IEEEExplore. ISBN: 978-1-4799-4558-0. Scopus indexed.				
26	Xây dựng hệ thống mô phỏng và kiểm chứng cho bộ mã hoá tín hiệu video H.264/AVC.	5	Có	Proceedings of 2014 National Conference on Electronics, Communications and Information Technology (REV-ECIT), Nha Trang, Vietnam. ISBN: 978-604-67-0349-5.			391-396	09/2014
27	A Novel Asynchronous First-In-First-Out Adapting to Multi-synchronous Network-on-Chips.	2	Có	Proceedings of the 7th International Conference on Advanced Technologies for Communications (ATC), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-4799-6955-5. Scopus indexed.		7	365-370	10/2014
28	FIFO-level-based Power Management and its Application to an H.264 encoder. (Best Presentation Paper Award)	5	Có	Proceedings of the 40th Annual Conference of IEEE Industrial Electronics Society (IECON), Dallas, TX, USA. IEEEExplore. ISBN: 978-1-4799-4032-5. Scopus indexed.		3	158-163	10/2014

29	Data Locality Exploitation for Coarse-grained Reconfigurable Architecture in Reconfigurable Network-on-Chips.	3	Không	Proceedings of the 5th International Conference on Integrated Circuits, Design, and Verification (ICDV), Hanoi, Vietnam. ISBN: 978-4-88552-294-9.		3	75-81	11/2014
30	A Low-Cost Implementation of Advance Encryption Standard.	4	Có	Proceedings of the 5th International Conference on Integrated Circuits, Design, and Verification (ICDV), Hanoi, Vietnam. ISBN: 978-4-88552-294-9.			50-55	11/2014
31	H.264/AVC Hardware Encoders and Low-Power Features.	6	Có	Proceedings of the 2014 IEEE Asia Pacific Conference on Circuits and Systems (IEEE APCCAS), Okinawa, Japan. IEEEExplore. ISBN: 978-1-4799-5230-4. Scopus indexed.		6	77-80	11/2014
32	Reducing Temporal Redundancy in MJPEG using Zipfian Estimation Techniques. (Outstanding	3	Có	Proceedings of the 2014 IEEE Asia Pacific Conference on Circuits and Systems (IEEE APCCAS), Okinawa, Japan. IEEEExplore. ISBN:		3	65-68	11/2014

	Student Paper Award)			978-1-4799-5230-4. Scopus indexed.				
33	An Overview of H.264 Hardware Encoder Architectures including Low-Power Features.	7	Có	REV Journal on Electronics and Communications (JEC). ISSN: 1859-387X.		2	4, 1-2, 8-17	06/2014
34	High-Level Modeling and Simulation of a Novel Reconfigurable Network-on-Chip Router.	2	Có	REV Journal on Electronics and Communications (JEC). ISSN: 1859-387X.		2	4, 3-4, 68-74	12/2014
35	A Fuzzy-Logic based Voltage-Frequency Controller for Network-on-Chip Routers.	2	Có	Proceedings of the 11th IEEE PRIME, Glasgow, Scotland. IEEEExplore. ISBN: 978-1-4799-8229-5. Scopus indexed.		4	192-195	06/2015
36	Soft-Error Resilient 3D Network-on-Chip Router.	5	Có	Proceedings of the IEEE 7th International Conference on Awareness Science and Technology (IEEE iCAST), Qinhuangdao, China. IEEEExplore. ISBN: 978-1-4673-7658-7. Scopus indexed.		20	84-90	09/2015
37	Design and Modeling of a Voltage-	2	Có	VNU Journal of Computer Science and Communication		1	31, 2, 56-65	12/2015

	Frequency Controller for Network-on-Chip Routers base on Fuzzy-Logic.			Engineering (JCSCE). ISSN: 0866-8612.				
38	Routing-path Tracking and Updating Mechanism in Reconfigurable Network-on-Chips.	4	Có	Proceedings of the 2016 IEEE International Conference on Integrated Circuit Design and Technology (ICICDT), Ho Chi Minh city, Vietnam. ISBN: 978-1-5090-0827-8. Scopus indexed.		1	1-4	06/2016
39	Ultra Low-Power and Low-Energy 32-bit Datapath AES Architecture for IoT Applications.	5	Có	Proceedings of the 2016 IEEE International Conference on Integrated Circuit Design and Technology (ICICDT), Ho Chi Minh city, Vietnam. IEEEExplore. ISBN: 978-1-5090-0827-8. Scopus indexed.		30	1-4	06/2016
40	Fuzzy-Logic based Low Power Solution for Network-on-Chip Architectures.	2	Có	Proceedings of the 2016 International Conference on Advanced Technologies for Communications,		3	334-338	10/2016



				Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-5090-2711-8. Scopus indexed.				
41	Design and Implementation of a Hybrid Switching Router for the Reconfigurable Network-on-Chip.	2	Không	Proceedings of the 2016 International Conference on Advanced Technologies for Communications, Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-5090-2711-8. Scopus indexed.		7	328-333	06/2016
42	An Efficient Implementation of Advanced Encryption Standard on the Coarse-grained Reconfigurable Architecture.	2	Không	VNU Journal of Computer Science and Communication Engineering (JCSCE). ISSN: 0866-8612.		1	32, 2, 10-22	12/2016
43	Power Consumption Estimation using VNOC2.0 Simulator for a Fuzzy-Logic based Low Power Network-on-Chip.	3	Có	Proceedings of the 2017 IEEE International Conference on Integrated Circuit Design and Technology (ICICDT), Texas, USA. IEEEExplore. ISBN: 978-1-5090-4502-0. Scopus indexed.		6	1-4	05/2017
44	An IDPSO Algorithm-based	4	Có	Proceedings of the 7th IEEE		1	104-110	10/2017

	Application Mapping Method for Network-on-Chips.			International Conference on Integrated Circuits, Design, and Verification (ICDV), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-5386-3377-9. Scopus indexed.				
45	Efficient Binary Arithmetic Encoder for HEVC with Multiple Bypass Bin Processing.	5	Có	Proceedings of the 7th IEEE International Conference on Integrated Circuits, Design, and Verification (ICDV), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-5386-3377-9. Scopus indexed.		6	82-87	06/2017
46	Accurate and Low Complex Cell Histogram Generation by Bypass the Gradient of Pixel Computation.	4	Có	Proceedings of the 4th NAFOSTED Conference on Information and Computer Science (NICS), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-5386-3210-9. Scopus indexed.		2	201-206	11/2017
47	A Survey on Reconfigurable System-on-Chips.	3	Không	REV Journal on Electronics and Communications		8	7, 3-4, 74-86	12/2017

				(JEC). ISSN: 1859-387X.				
48	AXI-NoC: High-Performance Adaptation Unit for ARM Processors in Network-on-Chip Architectures. (Tác giả chính, first author).	4	Có	IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences. ISSN: 0916-8508	ISI - SCIE <i>IF: 0.368 (Q3)</i>	4	E100-A, 8, 1650-1660	08/2017
49	A Comprehensive Reliability Assessment of Fault-Resilient Network-on-Chip Using Analytical Model.	5	Không	IEEE Transactions on Very Large-Scale Integration (VLSI) Systems. ISSN: 1063-8210.	ISI - SCI <i>IF: 2.312 (Q1)</i>	16	25, 11, 3099-3112	11/2017
50	AES Datapath Optimization Strategies for Low-Power Low-Energy Multi-security-level Internet-of-Thing Applications. (Tác giả chính, cán bộ hướng dẫn chính NCS Bùi Duy Hiếu).	5	Có	IEEE Transactions on Very Large-Scale Integration (VLSI) Systems. ISSN: 1063-8210.	ISI - SCI <i>IF: 2.312 (Q1)</i>	75	25, 12, 3281-3290	12/2017
51	A Novel Priority-Driven Arbiter	2	Không	Proceedings of the 2018 International		2	25-28	07/2018

	for the Router in Reconfigurable Network-on-Chips.			Conference on IC Design & Technology (ICICDT), Otranto. IEEEExplore. ISBN: 978-1-5386-2550-7. Scopus indexed.				
52	Parity-based ECC and Mechanism for Detecting and Correcting Soft Errors in On-Chip Communication.	2	Có	Proceedings of the 12th IEEE International Symposium on Embedded Multicore/Many-core Systems-on-Chip (MCSoc), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-5386-6689-0. Scopus indexed.		12	154-161	09/2018
53	An Energy Efficient AES Encryption Core for Hardware Security Implementation in IoT Systems.	4	Không	Proceedings of the 2018 International Conference on Advanced Technologies for Communications (ATC), Ho Chi Minh city, Vietnam. IEEEExplore. ISBN: 978-1-5386-6113. Scopus indexed.		13	301-304	10/2018
54	A Reconfigurable Multi-function DMA Controller for High-Performance	3	Không	Proceedings of the 5th NAFOSTED Conference on Information and Computer Science (NICS), Ho Chi			344-349	11/2018

	Computing Systems.			Minh city, Vietnam. IEEEExplore. ISBN: 978-1-5386-7983-8. Scopus indexed.				
55	An Efficient Hardware Implementation of Artificial Neural Network based on Stochastic Computing.	4	Có	Proceedings of the 5th NAFOSTED Conference on Information and Computer Science (NICS), Ho Chi Minh city, Vietnam. IEEEExplore. ISBN: 978-1-5386-7983-8. Scopus indexed.		11	237-242	11/2018
56	A Wideband High Efficiency Ka-Band MMIC Power Amplifier for 5G Wireless Communications.	5	Không	Proceedings of the 2019 IEEE International Symposium on Circuits and Systems (ISCAS), Sapporo, Japan. IEEEExplore. ISBN: 978-1-7281-0397-6. Scopus indexed.		15	1-5	05/2019
57	TSV-IaS: Analytic analysis and low-cost non-preemptive on-line detection and correction method for TSV defects.	4	Không	Proceedings of the IEEE Computer Society Annual Symposium on VLSI (ISVLSI), Florida, USA. IEEEExplore. ISBN: 978-1-7281-3391-1. Scopus indexed.		11	1-5	07/2019
58	High Gain High Efficiency Doherty	5	Có	Proceedings of 2019 IEEE 62nd International		1	420-423	08/2019

	Amplifiers with Optimized Driver Stages.			Midwest Symposium on Circuits and Systems (MWSCAS), Dallas, Texas, USA. IEEEExplore. ISBN: 978-1-7281-2788-0. Scopus indexed.				
59	An Adaptive and High Coding Rate Soft Error Correction Method in Network-on-Chips.	2	Không	VNU Journal of Computer Science and Communication Engineering. ISSN 0866-8612.	6	35, 1, 32-45	06/2019	
60	An Efficient Event-driven Neuromorphic Architecture for Deep Spiking Neural Networks.	3	Có	Proceedings of the 32nd IEEE International System-on-Chip Conference (IEEE SOCC), Singapore. IEEEExplore. ISBN: 978-1-7281-3483-3. Scopus indexed.	3	144-149	09/2019	
61	A Variable Precision Approach for Deep Neural Networks.	4	Có	Proceedings of the 2019 International Conference on Advanced Technologies for Communications (ATC), Ha Noi, Vietnam. IEEEExplore. ISBN: 978-1-7281-2392-9. Scopus indexed.		313-318	10/2019	

62	TSV-OCT: A Scalable Online Multiple-TSV Defects Localization for Real-Time 3-D-IC Systems. (Tác giả chính, corresponding author)	4	Có	IEEE Transactions on Very Large-Scale Integration (VLSI) Systems. ISSN: 1063-8210.	ISI - SCI <i>IF: 2.312 (Q1)</i>	16	28, 3, 672-685	03/2019
63	A 45nm High-Throughput and Low Latency AES Encryption for Real-Time Applications.	3	Có	Proceedings of the 19th International Symposium on Communications and Information Technologies (ISCIT), Ho Chi Minh city. IEEEExplore. ISBN: 978-1-7281-5009-3. Scopus indexed.		8	196-200	09/2019
64	An on-communication multiple-TSV defects detection and localization for real-time 3D-ICs.	3	Không	Proceedings of the IEEE 13th International Symposium on embedded Multicore/Manycore Systems-on-Chip (IEEE MCSoC), Singapore. IEEEExplore. ISBN: 978-1-7281-4882-3. Scopus indexed.		3	223-228	10/2019
65	A novel reconfigurable router for QoS	2	Không	Journal of Systems Architecture. ISSN: 1383-7621.	ISI - SCI <i>IF: 1.159 (Q1)</i>	11	100 101664-101677	10/2019

	guarantees in real-time NoC-based MPSoCs.							
66	2D-PPC: A single-correction multiple-detection method for Through-Silicon-Via Faults.	5	Không	Proceedings of the 2019 IEEE Asia Pacific Conference on Circuits and Systems (APCCAS), Bangkok. IEEEExplore. ISBN: 978-1-4799-5230-4. Scopus indexed.		3	109-112	11/2019
67	A Novel Hardware Architecture for Human Detection using HOG-SVM Co-Optimization.	3	Có	Proceedings of the 2019 IEEE Asia Pacific Conference on Circuits and Systems (APCCAS), Bangkok. IEEEExplore. ISBN: 978-1-4799-5230-4. Scopus indexed.		15	33-36	11/2019
68	A survey of high-efficiency Context-Addaptive Binary Arithmetic Coding hardware implementations in high-efficiency video coding standard.	4	Có	VNU Journal of Computer Science and Communication Engineering. ISSN: 0866-8612.		3	35, 2, 1-21	12/2019
69	An Efficient Implementation	5	Không	Proceedings of the 2019 International		13	1-5	12/2019



	of LED Block Cipher on FPGA.			Conference of Intelligent Computing and Engineering (ICOICE), Yemen. IEEEExplore. ISBN: 978-1-7281-4487-0. Scopus indexed.				
70	A non-blocking non-degrading multiple defects link testing method for 3D-Networks-on-Chip. (Tác giả chính, corresponding author)	5	Có	IEEE Access. ISSN: 2169-3536.	ISI - SCI <i>IF: 4.098 (Q1)</i>	4	8 59571-59589	04/2020
71	An Efficient Hardware Implementation of Residual Data Binarization in HEVC CABAC Encoder. (Tác giả chính, corresponding author)	4	Có	Electronics. ISSN: 2079-9292.	ISI - SCI <i>IF: 2.397 (Q2)</i>	6	9, 4, 684-696	04/2020
72	Reducing Bitrate and Increasing the Quality of Inter Frame by Avoiding Quantization Errors in Stationary	6	Có	EAI Transactions on Industrial Networks and Intelligent Systems. ISSN: 2410-0218.	Scopus - Scopus <i>IF: Q3</i>		7, 22, 13-23	01/2020

	Blocks. (Tác giả chính, corresponding author)							
73	2D Parity Product Code for TSV Online Fault Correction and Detection.	5	Không	REV Journal on Electronics and Communications. ISSN: 1859-387X.		3	10, 1-2, 11-21	06/2020
74	Thermal distribution and reliability prediction for 3D Networks-on-Chip.	4	Không	VNU Journal of Computer Science and Communication Engineering. ISSN: 0866-8612.		2	36, 1, 65-77	06/2020
75	An Implementation of PCA and ANN-based Face Recognition System on Coarse-grained Reconfigurable Computing Platform.	2	Không	VNU Journal of Computer Science and Communication Engineering. ISSN 0866-8612.			36, 2, 52-67	12/2020
76	FPGA-Based Lightweight Hardware Architecture of the PHOTON Hash Function for IoT Edge Devices.	5	Không	IEEE Access. ISSN 2169-3536.	ISI - SCI IF: 4.098 (Q1)	11	8 207610-207618	11/2020
77	A thermal-aware on-line fault tolerance method	4	Có	IEEE Access. ISSN: 2169-3536.	ISI - SCI IF: 4.098 (Q1)	6	8 166642-166657	09/2020

	for TSV lifetime reliability in 3D-NoC systems. (Tác giả chính, corresponding author)							
78	Low-power High-performance 32-bit RISC-V Microcontroller on 65-nm Silicon-On-Thin-BOX (SOTB).	11	Không	IEICE Electronics Express. ISSN: 1349-2543.	ISI - SCIE <i>IF: 0.578 (Q4)</i>	7	17, 20, 1-6	10/2020
79	Thiết kế bộ khuếch đại công suất cao tần hiệu suất cao trên công nghệ CMOS 65nm cho các ứng dụng IoT tốc độ cao.	5	Không	Proceedings of the 23rd National Conference on Electronics, Communications and Information Technology (REV-ECIT), 19 December 2020, Hanoi, Vietnam ISBN: 978-604-80-5076-4.			86-91	12/2020
80	A Lightweight AEAD encryption core to secure IoT applications.	3	Có	Proceedings of 2020 16th IEEE Asia-Pacific Conference on Circuits and Systems (APCCAS), 8-10 December 2020, Ha Long Bay, Vietnam. IEEEExplore. ISBN:		4	35-38	12/2020

				978-1-7281-9396-0. Scopus indexed.				
81	Low-Power Implementation of a High-Throughput Multi-core AES Encryption Architecture.	4	Có	Proceedings of 2020 16th IEEE Asia-Pacific Conference on Circuits and Systems (APCCAS), 8-10 December 2020, Ha Long Bay, Vietnam. IEEEExplore. ISBN: 978-1-7281-9396-0. Scopus indexed.		2	74-77	12/2020
82	A lightweight Max-Pooling method and architecture for Deep Spiking Convolutional Neural Networks.	4	Có	Proceedings of 2020 16th IEEE Asia-Pacific Conference on Circuits and Systems (APCCAS), 8-10 December 2020, Ha Long Bay, Vietnam. IEEEExplore. ISBN: 978-1-7281-9396-0. Scopus indexed.		2	209-212	12/2020
83	A thermal distribution, lifetime reliability prediction and spare TSV insertion platform for stacking 3D NoCs.	5	Có	Proceedings of 2020 International Conference on Advanced Technologies for Communications (ATC), 8-10 October 2020, Nha Trang. IEEEExplore. ISBN: 978-1-7281-8065-6. Scopus indexed.			50-55	10/2020

84	A wideband high dynamic range triple-stacked FET dual-shunt distributed analogue voltage controlled attenuator.	3	Không	IET Microwaves, Antennas & Propagation. ISSN: 1751-8725.	ISI - SCI <i>IF: 2.016 (Q1)</i>	1	15, 5, 474-480	04/2021
85	A Proposal for Enhancing Training Speed in Deep Learning Models Based on Memory Activity Survey.	6	Không	IEICE Electronics Express. ISSN: 1349-2543.	ISI - SCIE <i>IF: 0.578 (Q4)</i>		18, 15, 20210252	07/2021
86	A Review of Algorithms and Hardware Implementations for Spiking Neural Networks. (Tác giả chính, corresponding author)	3	Có	Journal of Low Power Electronics and Applications ISSN: 2079-9268.	ISI - ESCI <i>IF: 2.060 (Q2)</i>	21	11, 2, 23	05/2021
87	HotCluster: A thermal-aware defect recovery method for Through-Silicon-Vias Towards Reliable 3-D ICs systems. (Tác giả chính, corresponding author)	4	Có	IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems ISSN: 0278-0070.	ISI - SCI <i>IF: 2.807 (Q1)</i>	4	41, 4, 799-812	04/2022

88	A Sub- $\mu$ W Reversed-Body-Bias 8-bit Processor on 65-nm Silicon-On-Thin-Box (SOTB) for IoT Applications.	9	Không	IEEE Transactions on Circuits and Systems II: Express Briefs ISSN: 1549-7747.	ISI - SCIE <i>IF: 3.292 (Q1)</i>	6	68, 9, 3182-3186	09/2021
89	A Trigonometric Hardware Acceleration in 32bit RISC-V Microcontroller with Custom Instruction.	6	Không	IEICE Electronics Express. ISSN: 1349-2543.	ISI - SCIE <i>IF: 0.578 (Q4)</i>	3	18, 16, 20210266	07/2021
90	How to Develop ECC-Based Low Cost RFID Tags Robust Against Side-Channel Attacks.	4	Có	Proceedings of the 2021 International Conference on Industrial Networks and Intelligent Systems (INISCOM). Lecture Notes of the Institute for Computer Sciences, Social Informatics and Telecommunications Engineering, vol 379. Springer ISBN: 978-3-030-77423			433-447	04/2021
91	Ultra-High-Throughput Multi-Core AES Encryption	4	Có	VNU Journal of Computer Science and Communication Engineering. ISSN: 0866-8612.		1	37, 2, 32-46	12/2021

	Hardware Architecture.							
92	A Highly Digital VCO-based ADC for IoT Applications on Skywater 130nm.	4	Có	Proceedings of 2021 8th NAFOSTED Conference on Information and Computer Science (NICS), Hanoi, Vietnam. IEEEExplore. ISBN: 978-1-6654-1001-4. Scopus indexed.			549-554	12/2021
93	A low-power, high-accuracy with fully on-chip ternary weight hardware architecture for Deep Spiking Neural Networks. (Tác giả chính, corresponding author).	4	Có	Microprocessors and Microsystems. ISSN: 0141-9331.	ISI - SCI <i>IF: 1.525 (Q2)</i>	2	90 104458	04/2022
94	Design and Implementation of a Coarse-grained Dynamically Reconfigurable Multimedia Accelerator.	2	Không	ACM Transactions on Parallel Computing. ISSN: 2329-4949.	ISI - ESCI <i>IF: 0.368 (Q3)</i>	1	9, 3, 1-23	08/2022
95	An Adaptive Hardware Architecture using Quantized	4	Có	Proceedings of the 2022 IEEE International Conference on IC			113-116	09/2022

	HOG Features for Object Detection.			Design and Technology (ICICDT). IEEEExplore. ISBN: 978-1-6654-5901-3. Scopus indexed.				
96	GAQ-SNN: A Genetic Algorithm based Quantization Framework for Deep Spiking Neural Networks.	3	Có	Proceedings of the 2022 IEEE International Conference on IC Design and Technology (ICICDT). IEEEExplore. ISBN: 978-1-6654-5901-3. Scopus indexed.			93-96	09/2022
97	A Low-Power CT Second-Order VCO-Based $\Delta\Sigma$ ADC for Audio Recording on Skywater 130-nm.	3	Không	Proceedings of the 2022 International Conference on Advanced Technologies for Communications (ATC). IEEEExplore. ISBN: 978-1-6654-5188-8. Scopus indexed.			110-115	10/2022
98	Tiny Neuron Network System based on RISC-V Processor: A Decentralized Approach for IoT Applications.	3	Có	Proceedings of the 2022 International Conference on Advanced Technologies for Communications (ATC). IEEEExplore. ISBN: 978-1-6654-5188-8. Scopus indexed.			98-103	10/2022



99	Composite Lightweight Authenticated Encryption Based on LED Block Cipher and PHOTON Hash Function for IoT Devices.	5	Không	Proceedings of the 2022 IEEE 15th International Symposium on Embedded Multicore/Many-core Systems-on-Chip (MCSoc), Singapore. IEEEExplore. ISBN: 978-1-6654-6499-4. Scopus indexed.			134-139	12/2022
----	--	---	-------	---	--	--	---------	---------

- Trong đó: Số lượng (ghi rõ các số TT) bài báo khoa học đăng trên tạp chí khoa học quốc tế có uy tín mà UV là tác giả chính sau PGS/TS: 10 ( [48] [50] [62] [70] [71] [72] [77] [86] [87] [93] )

7.1.b. Bài báo khoa học, báo cáo khoa học đã công bố (Dành cho các chuyên ngành thuộc ngành KH An ninh và KH Quân sự được quy định tại Quyết định số 25/2020/QĐ-TTg)

TT	Tên bài báo/báo cáo KH	Số tác giả	Là tác giả chính	Tên tạp chí hoặc kỷ yếu khoa học/ISSN hoặc ISBN	Thuộc danh mục tạp chí uy tín của ngành	Tập, số, trang	Tháng, năm công bố
Không có							

- Trong đó: Số lượng (ghi rõ các số TT) bài báo khoa học đăng trên tạp chí khoa học uy tín của ngành mà UV là tác giả chính sau PGS/TS: 0

7.2. Bằng độc quyền sáng chế, giải pháp hữu ích

TT	Tên bằng độc quyền sáng chế, giải pháp hữu ích	Tên cơ quan cấp	Ngày tháng năm cấp	Tác giả chính/ đồng tác giả	Số tác giả
Sau khi được công nhận PGS/TS					
1	Quy trình mã hóa liên khung hình hỗ trợ xác định khối ảnh lặp lại, giảm kích thước chuỗi bit sau mã hóa và loại bỏ hiệu ứng do sai số lượng tử cho khối ảnh lặp lại. Số bằng sáng chế: 21424	Cục Sở hữu trí tuệ	24/06/2019	Trần Xuân Tú	3
2	Phương pháp xử lý hình ảnh dựa trên lược đồ gradient có hướng (HOG) sử dụng quy trình xác định hai gradient đặc trưng của điểm ảnh	Cục Sở hữu trí tuệ	23/05/2022	Trần Xuân Tú	3

từ gradient theo chiều dọc và chiều ngang của điểm ảnh. Số bằng GPHI: 2945				
--	--	--	--	--

- Trong đó: Số lượng (ghi rõ các số TT) bằng độc quyền sáng chế, giải pháp hữu ích được cấp, là tác giả chính sau PGS/TS: 1 2

7.3. Tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu thể dục thể thao đạt giải thưởng quốc gia, quốc tế (đối với ngành Văn hóa, nghệ thuật, thể dục thể thao)

TT	Tên tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu TDTT	Cơ quan/tổ chức công nhận	Văn bản công nhận (số, ngày, tháng, năm)	Giải thưởng cấp Quốc gia/Quốc tế	Số tác giả
Không có					

- Trong đó: Số lượng (ghi rõ các số TT) tác phẩm nghệ thuật, thành tích huấn luyện, thi đấu đạt giải thưởng quốc tế, là tác giả chính/hướng dẫn chính sau PGS/TS:

8. Chủ trì hoặc tham gia xây dựng, phát triển chương trình đào tạo hoặc chương trình/dự án/đề tài nghiên cứu, ứng dụng khoa học công nghệ của cơ sở giáo dục đại học đã được đưa vào áp dụng thực tế:

TT	Chương trình đào tạo, chương trình nghiên cứu ứng dụng KHCN	Vai trò UV (Chủ trì/ Tham gia)	Văn bản giao nhiệm vụ (số, ngày, tháng, năm)	Cơ quan thẩm định, đưa vào sử dụng	Văn bản đưa vào áp dụng thực tế	Ghi Chú
1	Chương trình đào tạo ngành Công nghệ Mạng và Truyền thông.	Tham gia	QĐ số 195/2009/QĐ-ĐHCN ngày 25/3/2009 của Hiệu trưởng Trường ĐH Công nghệ.	Trường Đại học Công nghệ, ĐHQGHN	QĐ số 4600/QĐ-ĐT ngày 27/12/2012 của Giám đốc ĐHQGHN	Hiện đang đào tạo
2	Chương trình đào tạo đại học theo chuẩn đầu ra ngành Công nghệ Điện tử Viễn thông.	Tham gia	QĐ số 1101/QĐ-ĐT ngày 20/12/2011 của Hiệu trưởng Trường ĐH Công nghệ	Trường Đại học Công nghệ, ĐHQGHN.	QĐ số 4103/QĐ-ĐT ngày 30/11/2012 của Giám đốc ĐHQGHN.	Hiện đang đào tạo.
3	Chương trình đào tạo cử nhân ngành Kỹ thuật máy tính.	Tham gia	QĐ số 262/QĐ-ĐTĐH ngày 20/4/2009 của Hiệu trưởng Trường ĐH Công nghệ.	Trường Đại học Công nghệ, ĐHQGHN.	QĐ số 173/QĐ-ĐHQGHN ngày 18/1/2017 của Giám đốc ĐHQGHN.	Hiện đang đào tạo.

4	Chương trình nghiên cứu trọng điểm cấp ĐHQGHN mã số QGCT.14.05 “Nghiên cứu và chế tạo các linh kiện micro-nano và mạch tích hợp ứng dụng trong các hệ thống đo lường, điều khiển, viễn thông và y tế”.	Tham gia	QĐ 2174/QĐ-KHCN, ngày 27/6/2013 của Giám đốc ĐHQGHN.	Đại học Quốc gia Hà Nội.	QĐ 2174/QĐ-KHCN, ngày 27/6/2013 của Giám đốc ĐHQGHN.	Đang áp dụng.
5	Ban chủ nhiệm chương trình khoa học và công nghệ thành phố Hà Nội – Chương trình “Tự động hóa – Điện – Điện tử viễn thông”.	Tham gia	QĐ số 711/QĐ-SKH&CN ngày 30/9/2016 của Giám đốc Sở KHCN Hà Nội.	Sở KH&CN Hà Nội.	QĐ số 711/QĐ-SKH&CN ngày 30/9/2016 của Giám đốc Sở KHCN Hà Nội.	Hoàn thành.

9. Các tiêu chuẩn không đủ so với quy định, đề xuất công trình khoa học (CTKH) thay thế\*:

a) Thời gian được bổ nhiệm PGS

Được bổ nhiệm PGS chưa đủ 3 năm: thiếu (số lượng năm, tháng):

b) Hoạt động đào tạo

- Thâm niên đào tạo chưa đủ 6 năm (UV PGS), còn thiếu (số lượng năm, tháng):

- Giờ giảng dạy

+ Giờ chuẩn giảng dạy trực tiếp trên lớp không đủ, còn thiếu (năm học/số giờ thiếu):

+ Giờ chuẩn giảng dạy quy đổi không đủ, còn thiếu (năm học/số giờ thiếu):

- Hướng dẫn chính NCS/HVCH,CK2/BSNT:

+ Đã hướng dẫn chính 01 NCS đã có Quyết định cấp bằng TS (UV chức danh GS)

Đề xuất CTKH để thay thế tiêu chuẩn hướng dẫn 01 NCS được cấp bằng TS bị thiếu:

+ Đã hướng dẫn chính 01 HVCH/CK2/BSNT đã có Quyết định cấp bằng ThS/CK2/BSNT (UV chức danh PGS)

Đề xuất CTKH để thay thế tiêu chuẩn hướng dẫn 01 HVCH/CK2/BSNT được cấp bằng ThS/CK2/BSNT bị thiếu:

c) Nghiên cứu khoa học

- Đã chủ trì 01 nhiệm vụ KH&CN cấp Bộ (UV chức danh GS)

Đề xuất CTKH để thay thế tiêu chuẩn chủ trì 01 nhiệm vụ KH&CN cấp Bộ bị thiếu:

- Đã chủ trì không đủ 01 nhiệm vụ KH&CN cấp cơ sở (UV chức danh PGS)

Đề xuất CTKH để thay thế tiêu chuẩn chủ trì 01 nhiệm vụ KH&CN cấp cơ sở bị thiếu:

- Không đủ số CTKH là tác giả chính sau khi được bổ nhiệm PGS hoặc được cấp bằng TS:

+ Đối với ứng viên chức danh GS, đã công bố được: 03 CTKH ; 04 CTKH

Đề xuất sách CKUT/chương sách của NXB có uy tín trên thế giới là tác giả chính thay thế cho việc UV không đủ 05 CTKH là tác giả chính theo quy định:

+ Đối với ứng viên chức danh PGS, đã công bố được: 02 CTKH

Đề xuất sách CKUT/chương sách NXB có uy tín trên thế giới là tác giả chính thay thế cho việc UV không đủ 03 CTKH là tác giả chính theo quy định:

*Chú ý: Đối với các chuyên ngành bí mật nhà nước thuộc ngành KH An ninh và KH Quân sự, các tiêu chuẩn không đủ về hướng dẫn, đề tài khoa học và công trình khoa học sẽ được bù bằng điểm từ các bài báo khoa học theo quy định tại Quyết định số 25/2020/QĐ-TTg.*

d) Biên soạn sách phục vụ đào tạo (đối với ứng viên GS)

- Không đủ điểm biên soạn sách phục vụ đào tạo:

- Không đủ điểm biên soạn giáo trình và sách chuyên khảo:

### **C. CAM ĐOAN CỦA NGƯỜI ĐĂNG KÝ XÉT CÔNG NHẬN ĐẠT TIÊU CHUẨN CHỨC DANH:**

Tôi cam đoan những điều khai trên là đúng, nếu sai tôi xin chịu trách nhiệm trước pháp luật.

**thành phố Hà Nội., ngày 06 tháng 07 năm 2023**

**Người đăng ký  
(Ký và ghi rõ họ tên)**